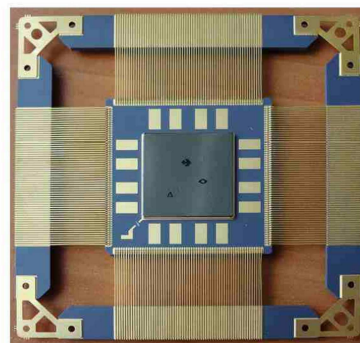




ПЛИС

Микросхема ПЛИС может быть использована для замены следующих аналогов: RTSX32SU, A42MX24, A54SX32A, RT14100A (ф. Actel), EPF10K30, EPF10K40, EPF10K30E (ф. Altera), XC2S30 (ф. Xilinx).

Технические условия – АЕНВ.431260.059ТУ



Напряжение питания ядра, В	1,8 ± 5%
Напряжение питания периферии, В	3,3 ± 0,3
Диапазон температур окружающей среды, °С	от минус 60 до плюс 100
Емкость, системных вент.	45 312
Объем встроенной памяти, Кбит	24
Количество эквивалентных логических элементов	1 728
Количество выводов, программируемых пользователем	170
Среда конфигурирования	MAX + Plus II или Quartus II и доп. ПО, разр. в ОАО «КТЦ Электроника», г. Воронеж
Режим программирования JTAG	да
Режим многократной отладки проекта до программирования JTAG	да
Режим «холодного резервирования»	да
Корпус	4244.256-3

Предельно допустимые и предельные значения параметров электрических режимов эксплуатации микросхемы

Наименование параметра режима, единица измерения	Буквенное обозначение параметра	Предельно допустимый режим		Предельный режим		Номер пункта примечания
		не менее	не более	не менее	не более	
Напряжение питания ядра, В	U_{CC1}	1,71	1,89	-0,3	2,2	1
Напряжение питания периферии, В	U_{CC2}	3,0	3,6	-0,3	4,0	1
Входное напряжение низкого уровня, В	U_{IL}	0	0,8	-0,3	–	2
Входное напряжение высокого уровня, В	U_{IH}	2,0	3,6	–	4,0	2
Напряжение, прикладываемое к выходу в состоянии «Выключено», В	U_{OZ}	0	3,6	-0,3	4,0	2, 3
Выходной ток низкого уровня, мА	I_{OL}	–	4	–	24	2, 4
Выходной ток высокого уровня, мА	I_{OH}	-4	–	-24	–	2, 4
Ток по выходу питания, мА	I_{CC}	–	–	–	100	5
Ток по общему выходу, мА	I_{GDN}	–	–	-100	–	5
Примечания 1. Напряжение питания в процессе отладки проекта и при эксплуатации микросхемы после программирования. 2. Для пользовательских выводов. 3. Величина тока по выходу не должна превышать предельную норму выходного тока. 4. Сумма токов по выходам не должна превышать сумму предельных значений токов по каждому выводу питания или общему выводу. 5. По каждому отдельному выводу питания, микросхемы подключенному к источнику питания ядра или периферии.						